

Il colloquio relativo alla selezione pubblica per il conferimento di n. 1 assegno di ricerca con il seguente programma:

“Ricerca, analisi e Progettazione di architetture hardware innovative per l’elaborazione digitale dei segnali”

previsto per il giorno **17 dicembre 2024 alle ore 15.00** si svolgerà, ai sensi dell’art. 6 del bando, in quanto per la commissione il solo esame dei titoli e delle pubblicazioni dei candidati non ha consentito il formarsi di un giudizio soddisfacente.

Il colloquio si svolgerà **“in presenza” presso il dipartimento di Ingegneria dell’Informazione - aula riunioni - piano terra - Via G. Caruso, 16 - Pisa.**